

ATTENTION :

Cette modification peut occasionner des dégâts matériels irréversible. Le concepteur de cette documentation ainsi que le, ou, les sites ou, autres personnes distribuant cette doc. Ne peuvent être tenus pour responsable de tout dégâts que ce soit. EN REALISANTS CETTE MODIFICATION VOUS PRENEZ VOS PROPRES RESPONSABILITES.

Ce TUTO a pour but de modifier un MEDIATOR 1200 non SX ou TX.

Rappel ; ELBOX a créé en 2000 une extension permettant aux possesseurs d'AMIGA 1200 – 4000 d'utiliser les périphériques PCI, ouvrant ainsi un plus large éventail au niveau périphériques (ports USB – carte GFX moderne – tuner TV – carte son etc....).

Au fur et à mesure des années, ELBOX a amélioré ses extensions pour passer de MEDIATOR 1200 à MEDIATOR 1200 LT – SX – TX.

Ces différences sont pratiquement nulles entre MEDIATOR 1200 et MEDIATOR 1200 LT. (Norme PCI 2.1 - 5Volts).

Les versions SX et TX quand à elles, sont bien différentes.

Ces dernières gèrent les alimentations ATX et en plus les ports sont passés en PCI 2.2 (3.3Volts), ce qui permet d'utiliser les cartes graphiques RADEON 9200 PCI, pour les quelles ELBOX a créé des DRIVERS (pilots).

Pourquoi les anciennes MEDIATOR n'ont pas de 3.3Volts ? Tout simplement parce qu'elles géraient les alimentations AT et pas ATX

Les alimentations AT ne disposait pas de sortie 3.3Volts, elles proposaient seulement du +5V – +12V ; ce qui était suffisant à l'époque.

Les alimentations ATX possèdent quand à elle les sorties suivantes +3.3V - +5V - +12V

Pourquoi être passé de +5V à +3.3V pour le PCI ? Sans entrer dans trop de détails techniques, on va simplement dire que des composants qui consomment moins, chauffe moins, et forcément se détruisent moins vite et peuvent se passer de ventilateur (un simple radiateur est suffisant. Refroidissement passif).

Le but de ce HACK, est de permettre aux utilisateurs d'anciennes MEDIATOR 1200 (LT), d'utiliser les RADEON 9200 – 9250 sur leurs cartes en alimentant les ports 3.3V prévu pour alimenter les RADEON.

PRECAUTION !!!

Avant d'entamer les manœuvres suivantes, il faut vous assurer que la RADEON que vous allez connecter n'est pas alimentée par les pins suivantes ; A10-A16-A59-B19-B59 qui sont en 5V et pas en 3.3V.

La pince qui sera raccordée au MEDIATOR sera la A53. Si vous souhaitez connecter le fil sur une autre pince vous pouvez. Consultez le tableau prévu à cet effet pour vous référer à une autre pince 3.3V

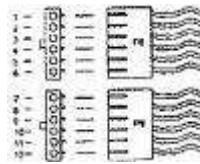
Au niveau de la RADEON, assurez vous (testez au multimètre) que les pines donnant le 3.3V sont bien raccordée ensemble. Si ce n'est pas le cas, alors vous devrez faire les pontages nécessaires sur le MEDIATOR.

1 : Matériels :

Il n'y a aucun composant électronique à ajouter. Il vous faudra seulement une alimentation ATX et socket ATX male + 2 socket d'alimentation AT P8-P9.

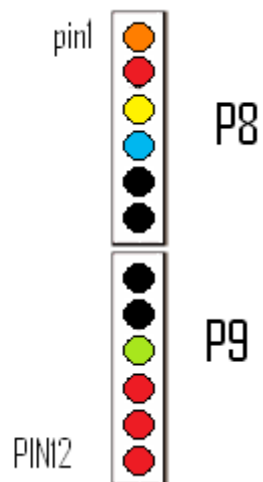
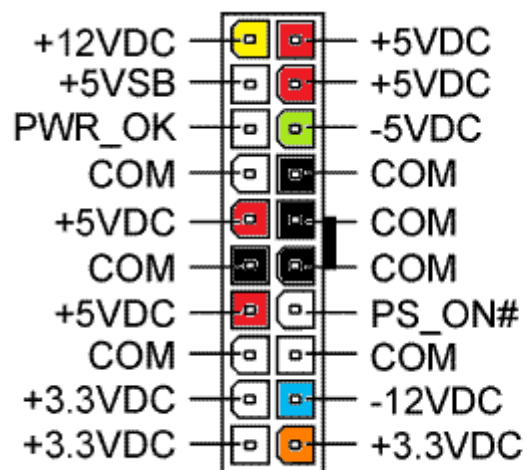


Prise ATX



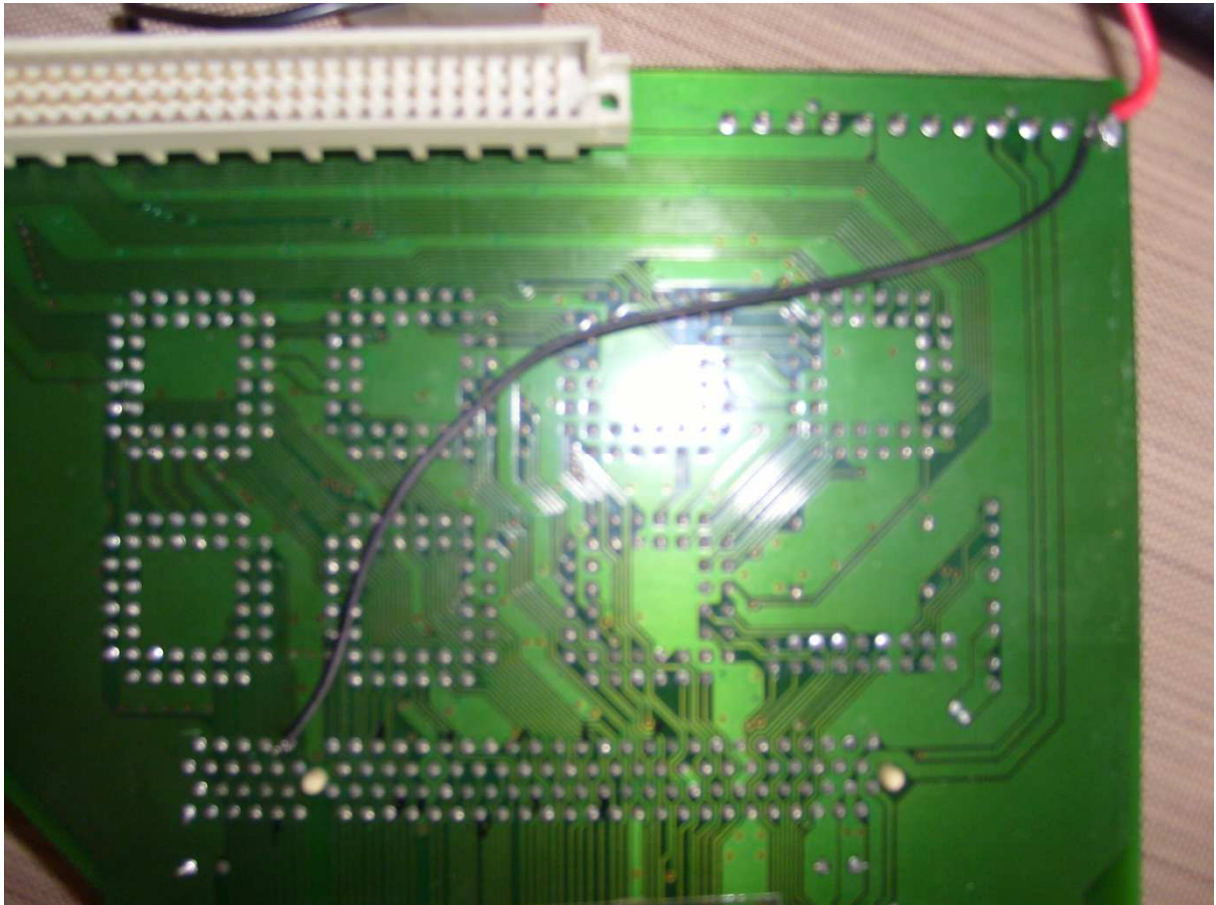
Prise AT

2 : Conception du convertisseur ATX – AT :

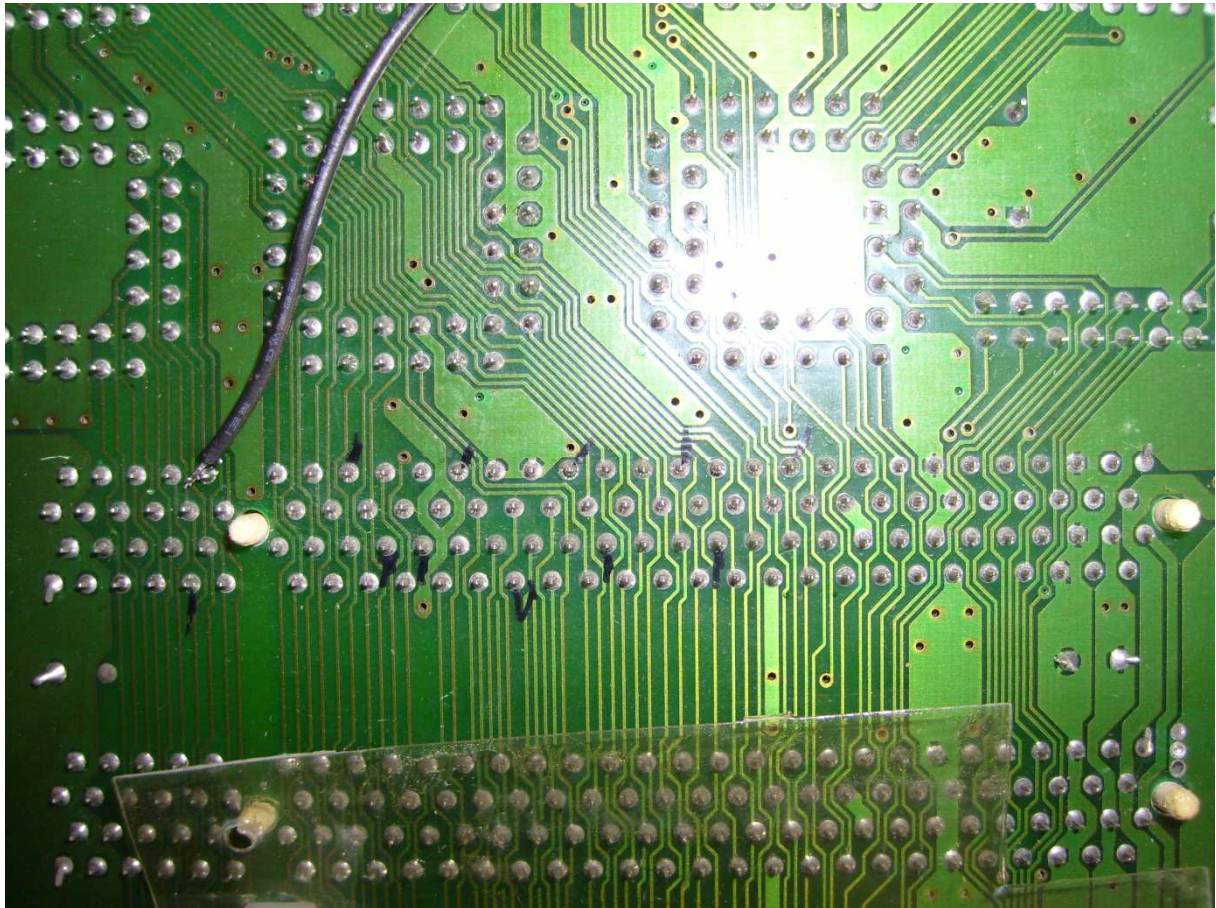


Suivez simplement les couleurs ;-)

3 : Souder sous le MEDIATOR le fil menant aux PINES
3.3V



P.S : le fil rouge plus haut n'est pas à mettre !!! Ceci est le fil de ma connexion 3.3v vers une prise externe.



Les petits traits noirs, sont les repaires que j'ai mis là où se trouvent les pins 3.3V. Ici la connexion est faite sur la A53.

La numérotation se présente sous cette forme :

A61 0000 0000000000000000000000000000 A1

A62 00000 0000000000000000000000000000 A2

B61 0000 0000000000000000000000000000 B1

B62 00000 0000000000000000000000000000 B2

Si dessous le tableau des pins PCI avec leur fonction

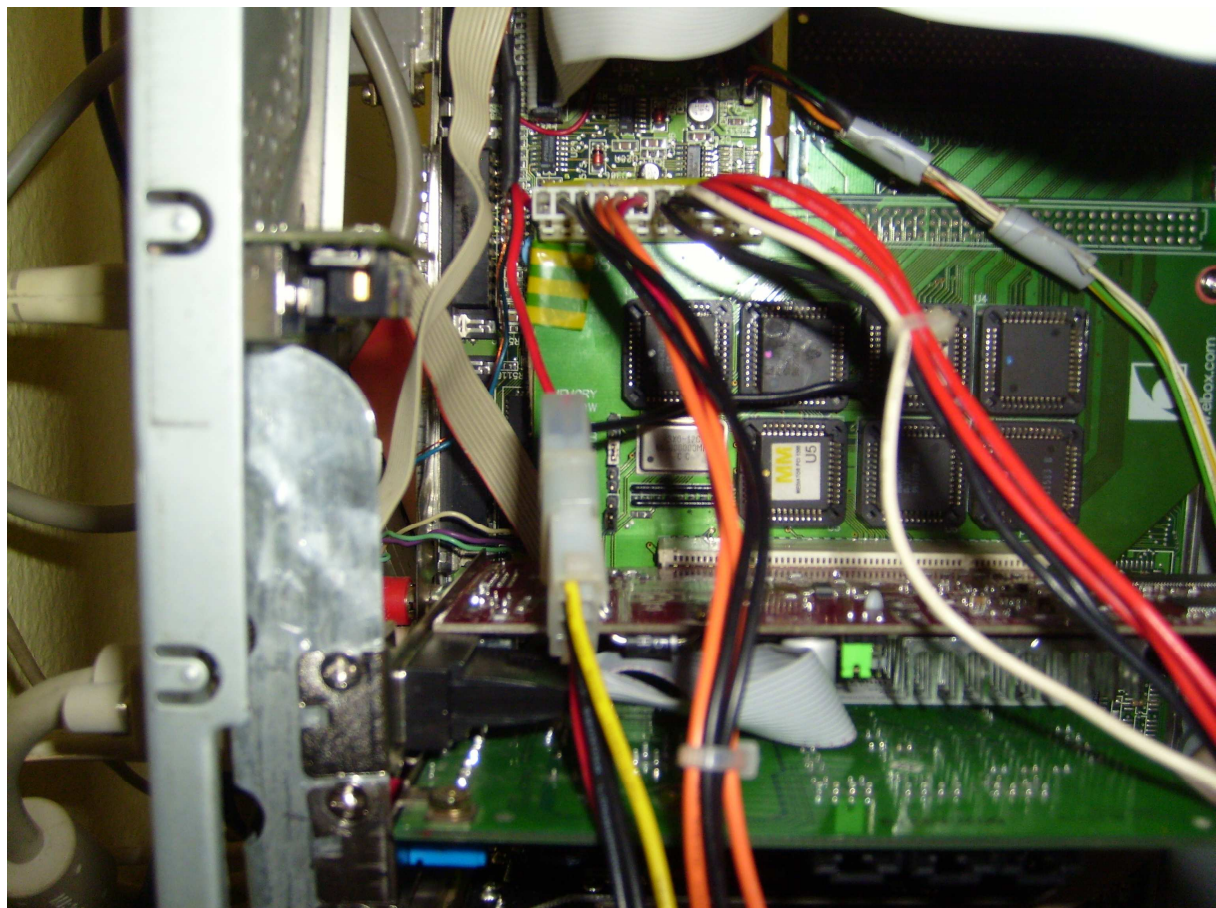
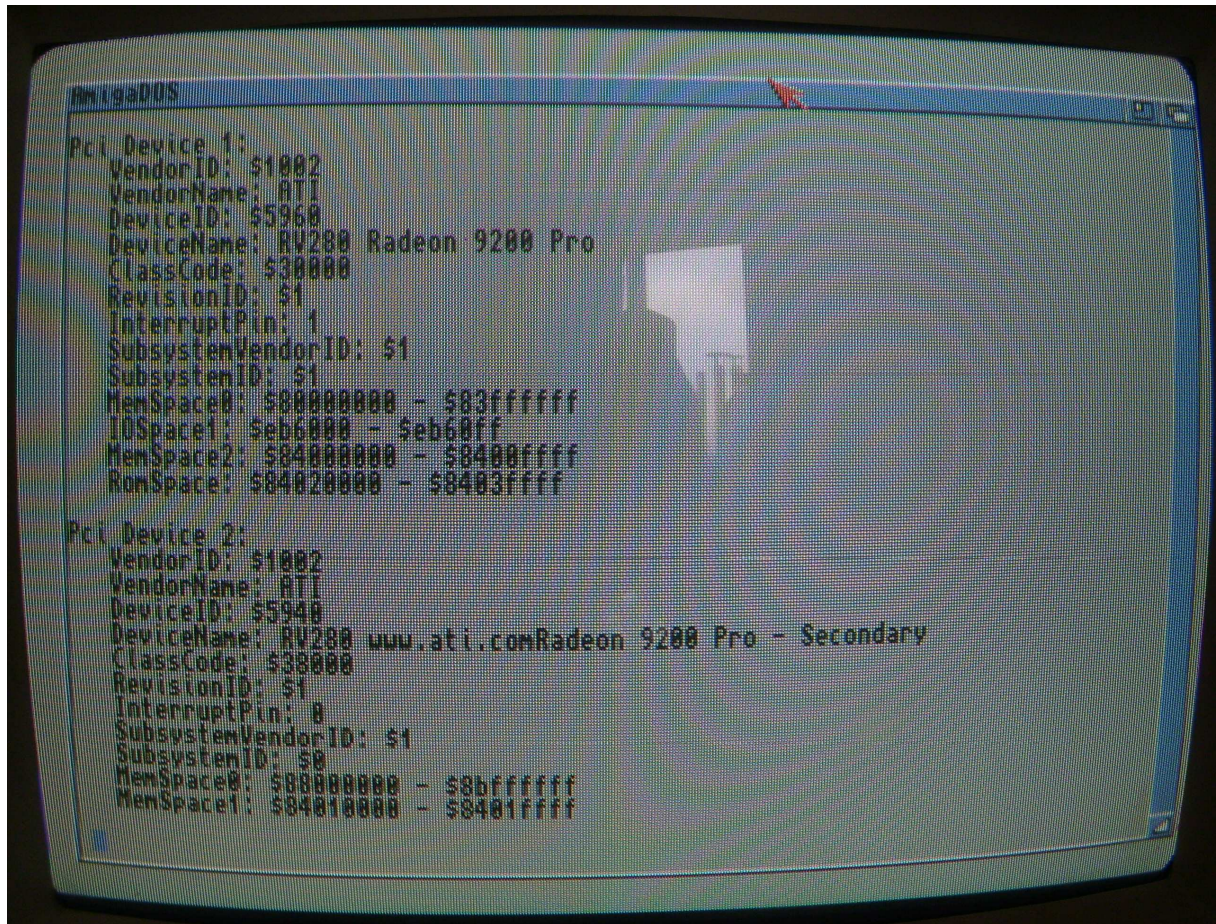
On peut noter que a la case A10 par exemple il y a +5 – +3.3v ; Le tableau montre du PCI 2.1 – 2.2

A1	TRST	Test Logic Reset	B1	-12V	-12 VDC
A2	+12V	+12 VDC ok	B2	TCK	Test Clock
A3	TMS	Test Mde Select	B3	GND	Ground ok
A4	TDI	Test Data Input ok	B4	TDO	Test Data Output ok
A5	+5V	+5 VDC ok	B5	+5V	+5 VDC ok
A6	INTA	Interrupt A ok	B6	+5V	+5 VDC ok
A7	INTC	Interrupt C	B7	INTB	Interrupt B
A8	+5V	+5 VDC ok	B8	INTD	Interrupt D
A9	-----	Reserved	B9	PRSNT1	Present ok
A10	+5V	Power (+5 V or +3.3 V)	B10	-----	Reserved
A11	-----	Reserved	B11	PRSNT2	Present
A12	GND03	Ground or Keyway for 3.3/Universal PWB	B12	GND	Ground or Keyway for 3.3/Universal PWB
A13	GND05	Ground or Keyway for 3.3/Universal PWB	B13	GND	Ground or Open (Key) for 3.3/Universal PWB
A14	3.3Vaux	-----	B14	RES	Reserved
A15	RESET	Reset ok	B15	GND	Ground ok
A16	+5V	Power (+5 V or +3.3 V)	B16	CLK	Clock ok
A17	GNT	Grant PCI use ok	B17	GND	Ground ok
A18	GND08	Ground ok	B18	REQ	Request ok
A19	PME#	Power Managment Event	B19	+5V	Power (+5 V or +3.3 V)
A20	AD30	Address/Data 30 ok	B20	AD31	Address/Data 31 ok
A21	+3.3V01	+3.3 VDC ok	B21	AD29	Address/Data 29 ok
A22	AD28	Address/Data 28 ok	B22	GND	Ground ok
A23	AD26	Address/Data 26 ok	B23	AD27	Address/Data 27 ok
A24	GND10	Ground ok	B24	AD25	Address/Data 25 ok
A25	AD24	Address/Data 24 ok	B25	+3.3V	+3.3VDC ok
A26	IDSEL	Initialization Device Select ok	B26	C/BE3	Command, Byte Enable 3 ok
A27	+3.3V03	+3.3 VDC ok	B27	AD23	Address/Data 23 ok
A28	AD22	Address/Data 22 ok	B28	GND	Ground ok
A29	AD20	Address/Data 20 ok	B29	AD21	Address/Data 21 ok
A30	GND12	Ground ok	B30	AD19	Address/Data 19 ok
A31	AD18	Address/Data 18 ok	B31	+3.3V	+3.3 VDC ok
A32	AD16	Address/Data 16 ok	B32	AD17	Address/Data 17 ok
A33	+3.3V05	+3.3 VDC ok	B33	C/BE2	Command, Byte Enable 2 ok
A34	FRAME	Address or Data phase ok	B34	GND13	Ground ok
A35	GND14	Ground ok	B35	IRDY#	Initiator Ready ok
A36	TRDY#	Target Ready ok	B36	+3.3V06	+3.3 VDC ok

A37	GND15	Ground ok	B37	DEVSEL	Device Select ok
A38	STOP	Stop Transfer Cycle ok	B38	GND16	Ground ok
A39	+3.3V07	+3.3 VDC ok	B39	LOCK#	Lock bus
A40	-----	Reserved	B40	PERR#	Parity Error
A41	-----	Reserved	B41	+3.3V08	+3.3 VDC ok
A42	GND17	Ground ok	B42	SERR#	System Error ok
A43	PAR	Parity ok	B43	+3.3V09	+3.3 VDC ok
A44	AD15	Address/Data 15 ok	B44	C/BE1	Command, Byte Enable 1 ok
A45	+3.3V10	+3.3 VDC ok	B45	AD14	Address/Data 14 ok
A46	AD13	Address/Data 13 ok	B46	GND18	Ground ok
A47	AD11	Address/Data 11 ok	B47	AD12	Address/Data 12 ok
A48	GND19	Ground ok	B48	AD10	Address/Data 10 ok
A49	AD9	Address/Data 9 ok	B49	GND20	Ground ok
A50	Keyway	Open or Ground for 3.3V PWB	B50	Keyway	Open or Ground for 3.3V PWB
A51	Keyway	Open or Ground for 3.3V PWB	B51	Keyway	Open or Ground for 3.3V PWB
A52	C/BE0	Command, Byte Enable 0 ok	B52	AD8	Address/Data 8 ok
A53	+3.3V11	+3.3 VDC ok	B53	AD7	Address/Data 7 ok
A54	AD6	Address/Data 6 ok	B54	+3.3V12	+3.3 VDC ok
A55	AD4	Address/Data 4 ok	B55	AD5	Address/Data 5 ok
A56	GND21	Ground ok	B56	AD3	Address/Data 3 ok
A57	AD2	Address/Data 2 ok	B57	GND22	Ground ok
A58	AD0	Address/Data 0 ok	B58	AD1	Address/Data 1 ok
A59	+5V	Power (+5 V or +3.3 V)	B59	VCC08	Power (+5 V or +3.3 V)
A60	REQ64	Request 64 bit	B60	ACK64	Acknowledge 64 bit
A61	VCC11	+5 VDC	B61	VCC10	+5 VDC
A62	VCC13	+5 VDC	B62	VCC12	+5 VDC

Voici ma carte MEDIATOR avec le HACK





Projet par AMYGALE pour le site www.amigaimpact.org

Projet librement distribuable et modifiable sans la moindre restriction.